

महाविद्यालया बद्दल

छत्रपती शाहू महाराज शिक्षण संस्थेचे (CSMSS) छत्रपती शाहू अभियांत्रिकी महाविद्यालय (DTE कोड 2533) ची स्थापना २०१३ मध्ये झाली, ज्याचा उद्देश उद्योग आणि समाजासाठी सक्षम तंत्रज्ञांची पुढील पिढी विकसित करणे आहे. ही संस्था मूळ्य आणि कौशल्य-आधारित शिक्षण देऊन, कौशल्य आणि व्यावसायिक मूळ्यांचे संस्कार करून आणि उद्योजकता, संशोधन आणि नवोपक्रमासाठी अनुकूल व्यवस्था आणि वातावरण प्रदान करून विद्यार्थ्यांचा सर्वांगीण विकास सुनिश्चित करण्यासाठी वचनबद्द आहे. ही संस्था छत्रपती संभाजीनगर (औरंगाबाद) महानगरपालिका क्षेत्रात स्थित आहे. हे दंत, आयुर्वेद, कृषी, पॉलिटेक्निक आणि अभियांत्रिकी सारख्या विविध महाविद्यालयांच्या शैक्षणिक वातावरणात स्थित आहे आणि छत्रपती संभाजीनगर रेल्वे स्टेशनपासून फक्त २ किमी आणि सेंट्रल बस स्टॅंडपासून ४ किमी अंतरावर आहे. महाविद्यालयात आठ अभियांत्रिकी विभाग आहेत जे, EE, CSE, सिंहिल, AI आणि DS, इलेक्ट्रॉनिक्स आणि संगणक अभियांत्रिकी, प्रगत इलेक्ट्रॉनिक्स आणि कम्युनिकेशन अभियांत्रिकी (ACT) आणि इलेक्ट्रॉनिक्स अभियांत्रिकी (VLSI डिझाइन आणि तंत्रज्ञान (VDT)). या विषयांमध्ये विविध बी.टेक कार्यक्रम चालवले जातात. महाविद्यालयात CSE, ETC, ME, सिंहिल, ACT आणि VDT मध्ये सहा एम.टेक कार्यक्रम चालवले जातात. आंतरविद्याशाखीय संशोधनावर विशेष लक्ष दिले जाते. संस्थेचा प्लेसमेंट रेकॉर्ड उत्कृष्ट आहे, दगवर्षी अनेक उच्च श्रेणीच्या उद्योगीक संस्था परिसराला भेट देतात.

आयोजन समिती

मुख्य मार्गदर्शक

माननीय प्रा. टी. जी. सीताराम

अध्यक्ष, एआयसीटीई

माननीय डॉ. अभय जेरे

उपाध्यक्ष, एआयसीटीई

माननीय श्री. रणजीत मुळे

अध्यक्ष, CSMSS

माननीय श्री. पद्माकरराव मुळे

सचिव, CSMSS

मार्गदर्शक

डॉ. श्रीकांत देशमुख

प्रशासकीय अधिकारी, CSMSS

अध्यक्ष

डॉ. गणेश डोंगरे

प्राचार्य, CSMSS, CSCoE

सह-अध्यक्ष

डॉ. देवेंद्र भुयार

उपप्राचार्य, CSMSS, CSCoE

संयोजक आणि समन्वयक

डॉ. श्रीकांत होनाडे

विभागप्रमुख, इलेक्ट्रॉनिक्स अभियांत्रिकी, (VLSI Design & Tech.)

सह-समन्वयक

श्री. गणेश पाटील

सहायक प्राध्यापक, EE (VLSI D & T)

आयोजन पथक

डॉ. जितेश शिंदे, श्री. तुषार मोहिंजे, श्री. गौरव भालेकर

AICTE-VAANI बद्दल

AICTE-VAANI आर्थिक सहाय्य पुरवते, त्यात एआयसीटीई वाणी मध्ये २२ प्रादेशिक भाषांचा वापर करून उदयोन्मुख तात्रिक क्षेत्रात परिषदा, चर्चास्त्रे आणि कार्यशाळा आयोजित करण्यासाठी एआयसीटीई मान्यताप्राप्त संस्थाना आर्थिक सहाय्य प्रदान करते. हा उपक्रम स्थानिक भाषांमध्ये प्रभावी संवाद आणि ज्ञान प्रसाराला प्रोत्साहन देतो, तांत्रिक शिक्षण अधिक सुलभ बनवून विकसित भारत २०४७ साठ्य करण्याच्या भारताच्या ध्येयाला पाठिंवा देतो.

दोन दिवसीय सेमिनार (ऑफलाईन)

“क्वांटम तंत्रज्ञान: भविष्यासाठी एक मार्गचित्र”

या विषयावर

मराठी भाषेत

१९ ते २० जानेवारी २०२६



AICTE -VAANI

(Vibrant Advocacy for Advancement and Nurturing of Indian Languages)

द्वारा प्रायोजित



आयोजक

इलेक्ट्रॉनिक्स अभियांत्रिकी विभाग

(VLSI DESIGN & TECHNOLOGY)

CSMSS

छत्रपती शाहू अभियांत्रिकी महाविद्यालय

AICTE, नवी दिल्ली द्वारे मान्यताप्राप्त, डॉ. बाबासाहेब आंबेडकर तंत्रशास्त्र

विद्यापीठ, लोणेरे यांच्याशी संलग्न

कांचनवाडी, पैठण रोड, छत्रपती संभाजीनगर (औरंगाबाद),

महाराष्ट्र, भारत – ४३१०९१

<http://www.csmssengg.org/>

विभागाबद्दल

इलेक्ट्रॉनिक्स अभियांत्रिकी (VLSI डिझाइन आणि तंत्रज्ञान) विभागात पायाभूत सुविधा आणि अनुभवी प्राध्यापकांची टीम कार्यरत आहे. महाविद्यालयातील या शाखेमध्ये केवळ मराठवाड्यातूनच नव्हे तर संपूर्ण महाराष्ट्रातून उच्च गुणवत्तेचे विद्यार्थी प्रवेश घेत आहेत. शाखेशी संबंधित मुख्य विषयांव्याप्तिरिक्त, नवीन शैक्षणिक धोरण- २०२० च्या अनुषंगाने VLSI कोअर उद्योग मानक-विशिष्ट आणि डिझाइन-विशिष्ट विषय देखील अभ्यासक्रमात समाविष्ट केले आहेत. जागतिक आव्हाने आणि मोठ्या स्तरावर सामाजिक समस्या सोडवण्यास सक्षम असलेले जागतिक VLSI-आधारित उद्योग-सक्षम अभियंते/व्यावसायिक घडविण्याचे विभागाचे मुख्य उद्दिष्ट आहे. या शाखेमध्ये डॉ. बाबासाहेब आंबेडकर टेक्नॉलॉजिकल युनिवर्सिटी संलग्न - बी.टेक. इलेक्ट्रॉनिक्स अभियांत्रिकी (व्हीएलएसआय डिझाइन आणि तंत्रज्ञान) आणि पदव्युत्तर अभ्यासक्रम - एम.टेक. इलेक्ट्रॉनिक्स आणि कम्युनिकेशन (व्हीएलएसआय डिझाइन) हा पदवीपूर्व अभ्यासक्रम राबविण्यात येतो. प्राविण्याने हा विभाग इलेक्ट्रॉनिक्स आणि व्हीएलएसआय डिझाइन आणि तंत्रज्ञानाच्या सर्व संबंधित क्षेत्रांमध्ये तांत्रिक प्रतिभेद्या वाढत्या गरजा पूर्ण करण्यास प्रभावी ठरतो.

सेमिनारची उद्दिष्टे

एआयसीटीई वाणी योजनेच्या अनुषंगाने प्रादेशिक भाषा मराठीतील या सेमिनारचा उद्देश क्वांटम तंत्रज्ञान ह्या संकल्पपनेचा सखोल अभ्यास करणे, वास्तविक जगातील अनुप्रयोगांचे प्रदर्शन करणे, तज आणि उत्साही लोकांमध्ये नेटवर्किंग आणि चर्चा सुलभ करणे यावर लक्ष केंद्रित करून क्वांटम तंत्रज्ञानाचा सर्वसमावेशक आढावा प्रदान करणे हा आहे. तसेच, जागतिक आव्हानांचा सामना करण्यासाठी आणि सामाजिक कल्याण सुधारण्यासाठी क्वांटम तंत्रज्ञानाच्या परिवर्तनशील संभाव्यतेचा शोध या सेमिनारमध्ये घेण्यात येणार आहे.

सेमिनारचे अपेक्षित निष्कर्ष

या सेमिनारच्या द्वारे सहभागींना क्वांटम सेन्सिंग, क्वांटम कम्युनिकेशन, क्वांटम क्रिप्टोग्राफी, क्वांटम कॉम्प्युटिंग आणि त्याच्या अनुप्रयोगांसह विविध प्रकारच्या क्वांटम तंत्रज्ञानाबद्दलची

सविस्तर अर्थपूर्ण माहिती मिळेल. प्रादेशिक मराठी भाषेतील या सेमिनारमुळे सहभागींना नेटवर्किंगच्या संधींना चालना मिळेल व या क्षेत्रातील संशोधन आणि नवकल्पनांना चालना देण्यासाठी क्वांटम तंत्रज्ञान विकसित करणे आणि त्याचा वापर करण्याशी संबंधित आव्हाने आणि संधींवर चर्चा करणे सुलभ होईल.

पात्रता निकष

- सहभागी हे एआयसीटीई मान्यताप्राप्त संस्थांचे फॅकल्टी मेंबर, रिसर्च स्कॉलर्स, एम.टेक स्कॉलर्स/रिसर्च फेलो/स्कॉलर्स, उद्योगातील कार्यरत व्यावसायिक असले पाहिजेत.
- सहभागींना त्यांच्या विभाग/संस्थेच्या प्रमुखाने नामांकित केले पाहिजे.
- रिसोर्स पर्सन हे NITs, C-MET, C-DAC सारख्या प्रतिष्ठित शैक्षणिक संस्था/उद्योग क्षेत्रातील प्रख्यात असतील.

नोंदणी

- नोंदणी मोफत आहे आणि सर्व सहभागींनी खालील दिलेल्या लिंकचा वापर करून कार्यशाळेसाठी नोंदणी करावी <https://atalacademy.aicte-india.org/>
- नोंदणी यशस्वी झाल्यानंतर, खालील गुगल फॉर्म भरा. गुगल फॉर्म लिंक:<https://forms.gle/kKD3Nk3XTds8TJB59>
- नोंदणीची अंतिम तारीख: १०/०१/२०२६ किंवा त्यापूर्वी आणि निवडलेल्या उमेदवारांना सूचना: १५-०१-२०२६ (ईमेलद्वारे) मिळेल.
- अधिक माहितीसाठी, कृपया येथे भेट द्या:
 - <https://atalacademy.aicte.gov.in/vaani-documents>
 - <https://drive.google.com/drive/folders/13j3PE3aLADmxvRqfhDq5ChMpCFkjvQ16?usp=sharing>
- सहभागींना TA/DA आणि राहण्याची सोय दिली जाणार नाही



नोंदणी चौकशी

- डॉ. श्रीकांत होनाडे, समन्वयक (मो. ९७६४२५०९९२, sjhoneade@csmssengg.org)
- श्री. गणेश पाटील, सह-समन्वयक (मो. ९६७३३६३८२६, gpatil@csmssengg.org)

दोन दिवसीय सेमिनार (ऑफलाइन)

“क्वांटम तंत्रज्ञान: भविष्यासाठी एक मार्गचित्र”

या विषयावर

मराठी भाषेत

१९ ते २० जानेवारी २०२६



AICTE -VAANI

(Vibrant Advocacy for Advancement and Nurturing of Indian Languages)

द्वारा प्रायोजित



आयोजक

इलेक्ट्रॉनिक्स अभियांत्रिकी विभाग
(VLSI DESIGN & TECHNOLOGY)

CSMSS

छत्रपती शाहू अभियांत्रिकी महाविद्यालय

AICTE, नवी दिल्ली द्वारे मान्यताप्राप्त, डॉ. बाबासाहेब आंबेडकर तंत्रशास्त्र विद्यापीठ, लोणेरे यांच्याशी संलग्न कांचनवाडी, पैठण रोड, छत्रपती संभाजीनगर (औरंगाबाद), महाराष्ट्र, भारत – ४३१ ०९१

<http://www.csmssengg.org/>

ABOUT THE COLLEGE

The Chhatrapati Shahu Maharaj Shikshan Sanstha's (CSMSS) Chhatrapati Shahu College of Engineering (DTE Code 2533) was established in the year 2013, aiming to develop the next generation of competent technocrats for industry and society. The institute is committed to ensuring the holistic development of students by imparting value and skill-based education, inculcation of skills and professional values, and providing a conducive system and environment for entrepreneurship, research, and innovation.

The Institute is located within the Municipal Corporation area of Chhatrapati Sambhajinagar (Aurangabad). It is located in the educational environment having various colleges such as Dental, Ayurved, Agriculture, Polytechnic, and Engineering, and is just 2 km from Chhatrapati Sambhajinagar Railway Station and 4 km from Central Bus Stand.

The college has eight Engineering Departments offering various B.Tech programs in ME, EE, CSE, Civil, AI & DS, Electronics & Computer Engineering, Electronics & Communication Engg. (ACT) and Electronics Engg. (VLSI Design & Technology (VDT)). The college runs six M.Tech programs in CSE, ETC, ME, Civil, ACT, and VDT. Special attention is given to interdisciplinary research. The institute has an excellent placement record with several top-ranking companies visiting the campus every year.

Organizing Committee

Chief Patron

Hon. Prof. T. G. Sitharam

Chairman, AICTE

Hon. Dr. Abhay Jere

Vice-Chairman, AICTE

Hon. Shri. Ranjeet Mulay

President CSMSS

Hon. Shri. Padmakarao Mulay

Secretary, CSMSS

Patron

Dr. Shrikant Deshmukh

Administrative Officer, CSMSS

Chairperson

Dr. Ganesh Dongre

Principal, CSMSS, CSCoE

Co-Chairperson

Dr. Devendra Bhuyar

Vice Principal, CSMSS, CSCoE

Convener & Coordinator

Dr. Shrikant Honade

HoD, Electronics Engg. (VLSI Design & Tech.)

Co-Coordinator

Mr. Ganesh Patil

Assistant Professor, EE (VLSI D & T)

Organizing Team

Dr. J. R. Shinde, Mr. T. A. Mohije,

Mr. G. R. Bhalekar

About AICTE - VAANI

AICTE-VAANI provides financial support to AICTE approved institutions for organizing conferences, seminars, and workshops in emerging technical fields using 22 regional languages. This initiative promotes effective communication and knowledge dissemination in local languages, supporting India's goal of achieving Viksit Bharat 2047 by making technical education more accessible.

Two Days Seminar (Offline)

On

“Quantum Technologies: A Roadmap for the Future”

In
Marathi Language
19th to 20th January 2026
Sponsored by



AICTE -VAANI

(Vibrant Advocacy for Advancement and Nurturing of Indian Languages)



Organized By

**DEPARTMENT OF
ELECTRONICS ENGINEERING
(VLSI DESIGN & TECHNOLOGY)**

**CSMSS
CHH. SHAHU COLLEGE OF ENGINEERING**

Approved by AICTE, New Delhi, Affiliated to Dr. Babasaheb Ambedkar Technological University, Lonere Kanchanwadi, Paithan Road, Chhatrapati Sambhajinagar (Aurangabad), MS, India – 431 011

<http://www.csmssengg.org/>

ABOUT THE DEPARTMENT

The Electronics Engineering (VLSI Design and Technology) department has an infrastructure, and team of dedicated and experienced Faculty. Highly meritorious students are getting admitted to this program, not only from Marathwada but all over Maharashtra. In addition to core subjects related to the branch, VLSI core industry standard-specific and design-specific subjects are also included in the syllabus in line with the New Education Policy 2020. The department aims to develop VLSI-based industry-competent professionals of global standards capable of accepting challenges & able to solve societal problems at a larger level. The Department offers a undergraduate course- B.Tech. Electronics Engineering (VLSI Design and Technology) & Post Graduate Course - M.Tech. Electronics and Communication (VLSI Design) affiliated with Dr. Babasaheb Ambedkar Technological University, Lorene, Raigad. The department caters to the ever-increasing need of technical brilliance in all allied areas of electronics & VLSI Design.

ABOUT THE SEMINAR

This seminar in regional language Marathi in line with the AICTE VAANI scheme, aims to provide a comprehensive overview of quantum technology focusing on building capacity, showcasing real-world applications, facilitating networking and discussions among experts and enthusiasts. Also, this seminar explores the transformative potential of quantum technology for addressing global challenges and improving societal well-being.

OUTCOME OF THE WORKSHOP

Participants will gain insights into different types of quantum technologies including

quantum sensing, quantum communication, quantum cryptography, quantum computing & its applications. This seminar in regional language, Marathi will also foster networking opportunities and facilitate discussions on the challenges and opportunities associated with developing and deploying quantum technologies to drive research and innovations in the field.

ELIGIBILITY CRITERIA

- Participants should strictly be Faculty Members of AICTE Approved Institutions, Research Scholars, M. Tech Scholars/Research Fellows / Scholars, Working Professionals from Industry.
- Participants should be nominated by their Head of the department/Institution.
- Resource Persons are eminent professionals from top reputed academic Institutions/ Industries like NITs, C-MET, C-DAC etc.

MODE & REGISTRATION

- Registration is free. All the participants should register for the workshop using the link given below: - <https://atalacademy.aicte-india.org/>
- After successful registration, fill out the following Google Form <https://forms.gle/kKD3Nk3XTds8TJB59>
- Last date of registration: 10/01/2026 or before and selected candidates will get notification: 15-01-2026 (via email).
- For more information, please visit:
 - <https://atalacademy.aicte.gov.in/vaani-documents>
 - <https://drive.google.com/drive/folders/13j3PE3aLADmxvRqfhDq5ChMpCFkjvQ16?usp=sharing>
- No TA/DA & Accommodation will be provided to participants



REGISTRATION ENQUIRIES

- Dr. Shrikant J. Honade, Coordinator (Mb. 9764250192, sjhonade@csmssengg.org)
- Mr. Ganesh G. Patil, Co-coordinator (9673363826, ggpatal@csmssengg.org)

Two Days Seminar (Offline)
On

“Quantum Technologies: A Roadmap for the Future”

In
Marathi Language
19th to 20th January 2026
Sponsored by



AICTE -VAANI
(Vibrant Advocacy for Advancement and Nurturing
of Indian Languages)



Organized By

DEPARTMENT OF
ELECTRONICS ENGINEERING
(VLSI DESIGN & TECHNOLOGY)

CSMSS
CHH. SHAHU COLLEGE OF ENGINEERING

Approved by AICTE, New Delhi, Affiliated to Affiliated to
Dr. Babasaheb Ambedkar Technological University, Lonere
Kanchanwadi, Paithan Road, Chhatrapati Sambhajinagar
(Aurangabad), MS, India – 431 011

<http://www.csmssengg.org/>

Letter Head

Participant NOC Format(VAANI)

Subject: NOC for Attending VAANI Conference/Workshop/Seminar

Ref No. _____

Date: _____

To Whomsoever It May Concern

This letter is to express No Objection on Mr./Mrs./Ms./Dr. <_____ Participant name_____> in attending <VAANI Title > conducted at < 'Institute Name'> from <Start Date to End Date>.

This certificate is issued as per requirement of AICTE for successful conduction of ATAL Faculty Development Program.

Yours Sincerely,

(Sign & Stamp)
HoI/Competent Authority
Institute Name and Address